

The 9th Conference of Electrical Engineering Network of Rajamangala University of Technology

งานประชุมวิชาการเครือข่ายวิศวกรรมไฟฟ้า
มหาวิทยาลัยเทคโนโลยีราชมงคล ครั้งที่ 9

EENET2017

"การพัฒนานวัตกรรมเพื่ออุตสาหกรรมและการเกษตรอย่างยั่งยืน"

Sustainable Development of Innovation for Industry and Agriculture

2-4 May 2017, K.P. Grand Hotel Chanthaburi

Conference Topics

- Electrical Power (PW)
- Power Electronics (PE)
- Energy and Energy Saving (ES)
- Control Systems and Instrumentation (CT)
- Computer and Information Technology (CP)
- Electric Communication (CM)
- Electronics (EL)
- Digital Signal Processing (DS)
- Innovation and Invention (IN)
- General Electrical Engineering (GN)



สารบัญ (ต่อ)

บทความสาขาอิเล็กทรอนิกส์กำลัง (PE)	หน้า
PE10 การออกแบบตัวควบคุม PI/PI สำหรับควบคุมความเร็วของมอเตอร์ไฟฟ้ากระแสตรงแบบไร้แปรงถ่าน โดยใช้การหาค่าเหมาะที่สุดแบบสมมาตร นฤเบศร์ สุขเกษม ¹ พิมพิกา ยอมดี ¹ เสถียร ธัญญศิริรัตน์ ¹ และ ดนุพล คาปัญญา ² ¹ สถาบันเทคโนโลยีปทุมวัน ² มหาวิทยาลัยเทคโนโลยีราชมงคลสุวรรณภูมิ	132
PE11 วงจรแปลงผันไฟฟ้ากระแสตรงเป็นไฟฟ้ากระแสสลับแบบซุกคอนเวอร์เตอร์ ชลธิช สัตยารักษ์ และ อุดมพล หนูหิต มหาวิทยาลัยเทคโนโลยีราชมงคลศรีวิชัย	136
PE12 วงจรทวีแรงดันแบบซุกคอนเวอร์เตอร์สองเอาต์พุต ชลธิช สัตยารักษ์ และ วรเทพ อินทจักร์ มหาวิทยาลัยเทคโนโลยีราชมงคลศรีวิชัย	140
PE13 ระบบเซลล์แสงอาทิตย์เชื่อมต่อกับการไฟฟ้าขนาด 1 เฟส ด้วยอินเวอร์เตอร์ 11 ระดับ ศักดิ์วุฒิ บุญดี ² อัครกิตติ ไชยธนาภรณ์ ¹ เฉลิมชาติ มานพ ² และ วิจิตร กิณเรศ ² ¹ มหาวิทยาลัยราชภัฏธนบุรี สมุทรปราการ ² สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง	144
PE14 การทดสอบฮาร์ดแวร์ของวงจรแปลงผันไฟฟ้ากระแสสลับหนึ่งเฟสที่ควบคุมแบบดิฟเฟอเรนเชียล วิโรจน์ เพชรพันธุ์ศรี วิเชียร หทัยรัตน์ศิริ สายชล ชุตเจื้อจัน สุทธิ ทับทองดี เสาวลักษณ์ แสงแก พุฒิพงศ์ เกิดพิพัฒน์ และ จิรพงษ์ จิตตะโคตร มหาวิทยาลัยเทคโนโลยีราชมงคลกรุงเทพ	148
PE15 ระบบป้องกันเตาหลอมแบบเหนี่ยวนำความร้อน วิเชียร หทัยรัตน์ศิริ ¹ วิโรจน์ เพชรพันธุ์ศรี ¹ สายชล ชุตเจื้อจัน ¹ สุวัฒน์ กิจเจริญวัฒน์ ¹ จิรพงษ์ จิตตะโคตร ² และ ณัฐภัทร พันธะ ² ¹ มหาวิทยาลัยเทคโนโลยีราชมงคลกรุงเทพ ² มหาวิทยาลัยเทคโนโลยีราชมงคลธัญบุรี	152
PE16 การเปรียบเทียบสมรรถนะเทคนิคพีดับบลิวเอ็มแบบเลื่อนระดับหลายแคเรียร์แต่ละประเภท สำหรับอินเวอร์เตอร์ 5 ระดับชนิดไดโอดแคลมป์ สถิตย์พร เกตุสกุล ไชยวัฒน์ ทองชัย และ ปพน สะอาดวง มหาวิทยาลัยราชภัฏเทพสตรี	156

0 - สถิติ

การเปรียบเทียบสมรรถนะเทคนิคพีดับบลิวเอ็มแบบเลื่อนระดับหลายแคเรียร์แต่ละประเภท สำหรับอินเวอร์เตอร์ 5 ระดับชนิดไดโอดแคลมป์

Performance Comparison Level-shifted Multi-carrier PWM Schemes for Diode Clamped Multilevel Inverter

สถิตย์พร เกตุสกุล ไชยวัฒน์ ทองข่อย และปพน สะอาดวงษ์

สาขาวิชาเทคโนโลยีอุตสาหกรรม คณะเทคโนโลยีอุตสาหกรรม มหาวิทยาลัยราชภัฏเทพสตรี
เลขที่ 321 ต.ทะเลชุบศร อ.เมือง จ.ลพบุรี 15000 โทรศัพท์ 081-4005018 E-mail: satitporn123g@gmail.com

บทคัดย่อ

บทความนี้เสนอการเปรียบเทียบสมรรถนะของเทคนิคการพีดับบลิวเอ็มแบบเลื่อนระดับชนิดหลายแคเรียร์ สำหรับอินเวอร์เตอร์หลายระดับชนิดไดโอดแคลมป์ โดยทำการศึกษาเปรียบเทียบคุณภาพของแรงดันขาออกที่ได้ ความสามารถในการสมดุลพลังงานที่ตัวเก็บประจุ โดยได้นำเสนอเป็นการจำลอง ซึ่งผลที่ได้เพื่อเป็นข้อมูลสนับสนุนสำหรับการศึกษาด้านอินเวอร์เตอร์ชนิดดังกล่าวต่อไป

คำสำคัญ: พีดับบลิวเอ็มแบบเลื่อนระดับชนิดหลายแคเรียร์

Abstract

This paper proposes performance comparison level-shifted multi-carrier PWM schemes for diode clamped multilevel inverter (DCMLI). Chooses modulation control strategies is multilevel sinusoidal pulse width modulation (SPWM). The comparison focuses on output voltage THDv and capacitor voltage balancing. The results of the comparison will be used to aid the design of five-level diode clamped inverter (DCI) in the future.

Keywords: DCMLI, DCI, SPWM : IPDPWM, PODPWM, APODPWM

1. บทนำ

การเจริญเติบโตอย่างรวดเร็วของเทคโนโลยีในปัจจุบันทั้งภาคอุตสาหกรรมและครัวเรือนส่งผลทำให้พฤติกรรมของโหลดไฟฟ้าแบบไม่เชิงเส้นอย่างเช่น โหลดอินเวอร์เตอร์ ไดโอดคอนเวอร์เตอร์และอุปกรณ์อิเล็กทรอนิกส์มีเพิ่มมากขึ้น ก่อให้เกิดผลกระทบอันไม่พึงประสงค์

ตามมาหลายประการแก่ระบบไฟฟ้า เช่น ฮาร์มอนิกส์ การเพิ่มขึ้นของกำลังไฟฟ้ารีแอกทีฟและแรงดันไฟฟ้ากระแสเฟือง ผลกระทบดังกล่าวถือได้ว่าเป็นความสำคัญเป็นอย่างยิ่ง อีกทั้งฮาร์มอนิกส์ยังเป็นสาเหตุการเกิดความร้อนภายในหม้อแปลงไฟฟ้า มอเตอร์ และความสูญเสียในระบบสายส่งที่เพิ่มขึ้นด้วย

อินเวอร์เตอร์หลายระดับได้รับความสนใจและมีการนำมาประยุกต์ใช้กันอย่างแพร่หลายกับระบบไฟฟ้ากำลังสูงที่เชื่อมต่อกับแรงดันไฟฟ้าระดับปานกลาง เนื่องจากคุณสมบัติด้านการสูญเสียในการสวิตชิ่งที่น้อยกว่า รูปคลื่นแรงดันขาออกมีความคล้ายคลึงกับสัญญาณไซน์มากกว่า และประสิทธิภาพของอินเวอร์เตอร์หลายระดับที่ดีกว่าอินเวอร์เตอร์สองระดับแบบดั้งเดิม การนำมาประยุกต์ใช้ในอุปกรณ์ที่มีอินเวอร์เตอร์เป็นส่วนประกอบ เช่น วงจรขับเคลื่อนมอเตอร์ไฟฟ้า วงจรอุปกรณ์ปรับปรุงคุณภาพไฟฟ้าอย่างวงจรกรองแอมป์กำลัง DSTATCOM [5] เป็นต้น

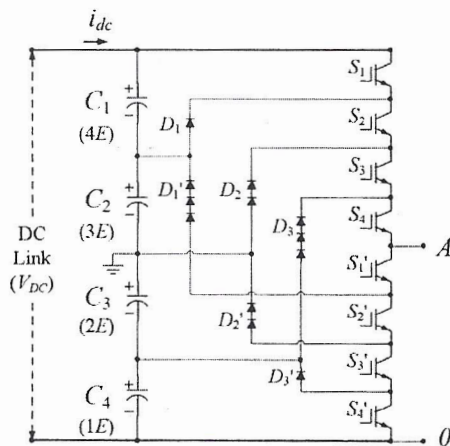
การวิจัยครั้งนี้มุ่งเน้นการศึกษารวมกันของสัญญาณด้านออกอินเวอร์เตอร์ สำหรับอินเวอร์เตอร์ 5 ระดับ ชนิดไดโอดแคลมป์ (Diode Clamped Multilevel Inverter : DCMLI) หรือนิวทรัลพอยท์แคลมป์ (Neutral-Point Clamped Multilevel Inverter : NPCMLI) ด้วยเทคนิคการพีดับบลิวเอ็มแบบไซน์มอดูเลชัน (Sine Plus Width Modulation; SPWM) ชนิดเลื่อนระดับแบบหลายแคเรียร์ (Level-Shift Multi-Carrier) โดยเปรียบเทียบในแต่ละเทคนิคการ PWM (In-Phase Disposition: IPD, Phase opposite disposition: POD, Alternative phase opposite disposition, APOD) โดยผลการจำลองที่ได้จะนำมาวิเคราะห์ด้วยคอมพิวเตอร์เพื่อดูผลทางด้านฮาร์มอนิกส์ของแรงดันด้านออกของอินเวอร์เตอร์

2. โครงสร้างของอินเวอร์เตอร์แบบฟลายอิงคาปาซิเตอร์

โครงสร้างของอินเวอร์เตอร์ 5 ระดับ ชนิดไดโอดแคลมป์ หรือเรียกว่านิวทรีฟลอยแคลมป์ [1-4] แสดงดังรูปที่ 1 ซึ่งจะมี ส่วนประกอบหลักด้วยกัน 3 ส่วน คือ ไดโอด ตัวเก็บประจุ และอุปกรณ์ สวิตซ์กำลัง โดยตัวเก็บประจุที่ต่อกับดีซีบัสจะทำหน้าที่สะสมพลังงาน และเป็นตัวสร้างแรงดันระดับต่างกัน โดยแรงดันที่ได้ในแต่ละระดับ เกิด จากระดับของแรงดันที่ตกคร่อมตัวเก็บประจุผ่านเส้นทางการไหลของ ไดโอดตามสถานะการสวิตช์นั้น ซึ่งแรงดันที่ตกคร่อมตัวเก็บประจุแต่ละ ตัว คือ $1E$ โดยอินเวอร์เตอร์ที่ศึกษาในบทความนี้เป็นอินเวอร์เตอร์ ประเภท 5 ระดับ ($m = 5$) ซึ่งสมการของวงจรสามารถสรุปได้ดังนี้

$$SW = (m-1) \times 2 \quad (1)$$

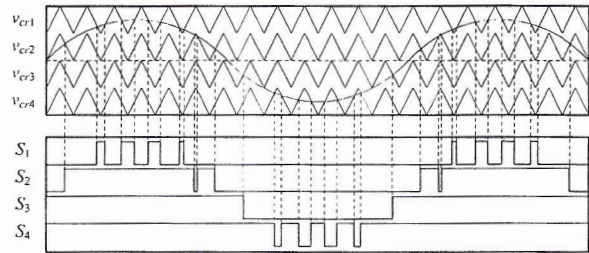
$$m = \frac{SW}{2} + 1 \quad (2)$$



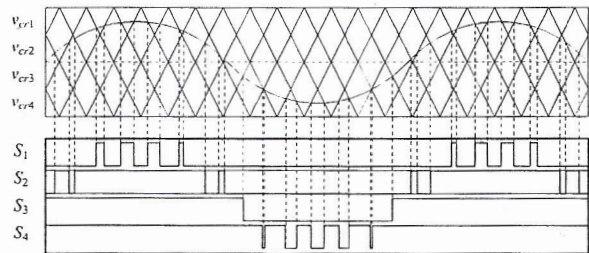
รูปที่ 1 วงจรอินเวอร์เตอร์ 5 ระดับชนิดไดโอดแคลมป์ 1 กิ่ง

3. เทคนิค SPWM

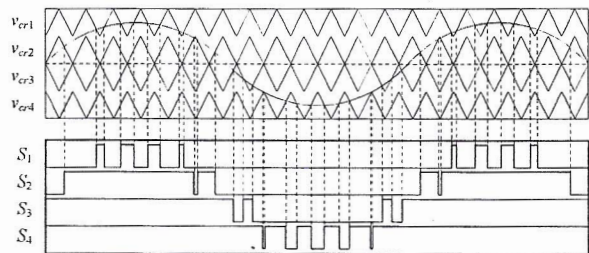
เทคนิคพิคดับลิวเอ็มสำหรับอินเวอร์เตอร์หลายระดับนั้น สามารถทำได้ โดยอาศัยพื้นฐานการสร้างสัญญาณพิคดับลิวเอ็มของวงจร ขั้วแบบ 2 ระดับ เพียงแต่จะเพิ่มจำนวนของแคเรียร์ขึ้นตามจำนวนของ สวิตซ์กำลัง สำหรับอินเวอร์เตอร์ 5 ระดับ จะใช้สวิตซ์กำลังจำนวน 4 ตัว จึงใช้สัญญาณแคเรียร์จำนวน 4 แคเรียร์ ในการมีอดดูเลคเพื่อสร้าง สัญญาณเกดในรูปที่ 2 ซึ่งเป็นตัวอย่างการสร้างสัญญาณเกดของเทคนิค การพิคดับลิวเอ็มแบบเลื่อนระดับหลายแคเรียร์



ก) PWM แบบ IPD (In-Phase Disposition)



ข) PWM แบบ APOD (Alternative Phase Opposite Disposition)



ค) PWM แบบ POD (Phase Opposite Disposition)

รูปที่ 2 ตัวอย่างพิคดับลิวเอ็มชนิดเลื่อนระดับแบบหลายแคเรียร์ สำหรับอินเวอร์เตอร์ 5 ระดับ

สมการที่เกี่ยวข้องกับเทคนิคการพิคดับลิวเอ็ม

$$m_a = \frac{V_m}{V_{cr}(m-1)} \quad \text{สำหรับ } 0 \leq m_a \leq 1 \quad (3)$$

$$f_{sw,dev} = \frac{f_{cr}}{(m-1)} \quad (4)$$

$$f_{sw,inv} = (m-1)f_{sw,dev} \quad (5)$$

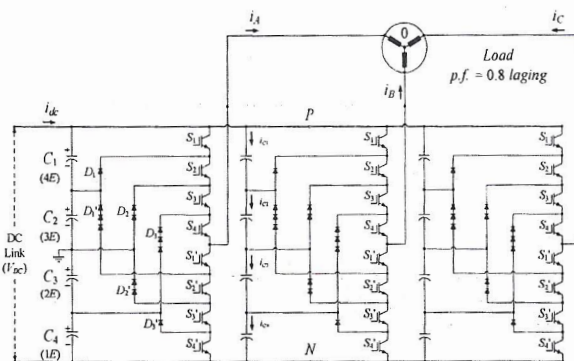
กำหนดให้

f_m	ความถี่ของสัญญาณมูลฐาน
f_{cr}	ความถี่ของสัญญาณพาหะ
$f_{sw,dev}$	ความถี่ของอุปกรณ์สวิตช์กำลัง
$f_{sw,inv}$	ความถี่การสวิตช์ของอินเวอร์เตอร์
m_f	ความถี่การมอดูเลตชั้นอินเด็กซ์ (f_o/f_m)
m_a	มอดูเลตชั้นอินเด็กซ์
m	ระดับแรงดัน

จากข้างต้นความถี่การสวิตช์ของอินเวอร์เตอร์ส่งผลโดยตรงต่อการปรากฏของประมาณฮาร์โมนิกสไลในแรงดันด้านออกของอินเวอร์เตอร์โดยจะปรากฏขึ้นรอบๆ m_f

4. ผลการจำลอง

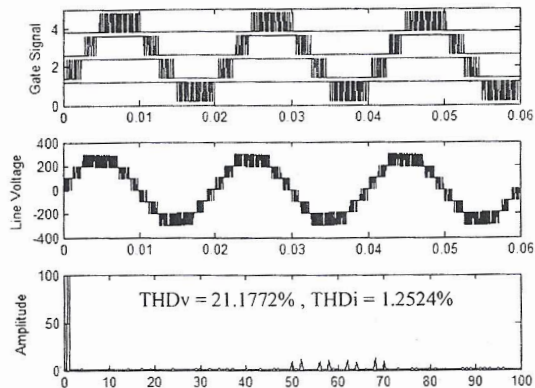
วงจรกำลังที่ใช้ในการจำลองแสดงในรูปที่ 3 ในการจำลองเปรียบเทียบกับสมรรถนะของเทคนิคการพิคดับลิแวนซ์ชนิดเล็กระดับหลายแคเรียร์ ได้กำหนดเงื่อนไขการทำงานของสวิตช์กำลังเฉลี่ยที่ 750 Hz



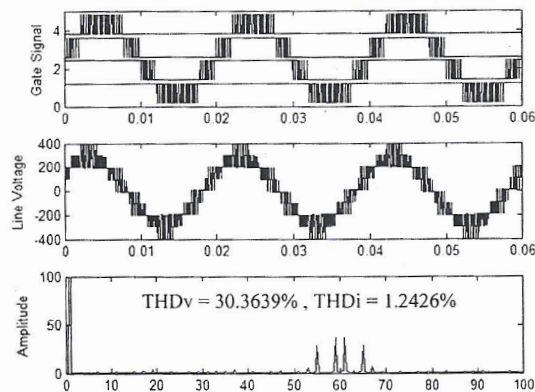
รูปที่ 3 อินเวอร์เตอร์ 5 ระดับ ชนิดไดโอดแคแลมปี 3 เฟส

4.1 ผลการจำลองคุณภาพของแรงดันทางด้านขาออก

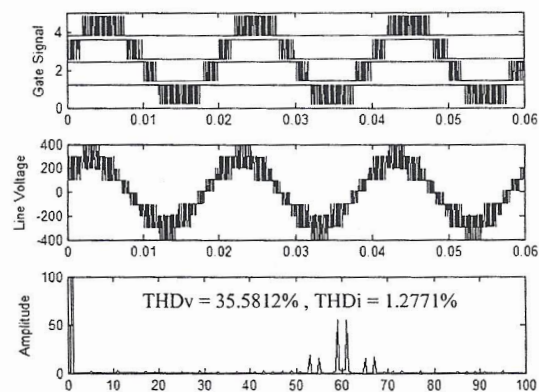
เมื่ออินเวอร์เตอร์ใช้เทคนิคพิคดับลิแวนซ์แบบเล็กระดับหลายแคเรียร์แต่ละประเภท แสดงในรูปที่ 4 เทคนิคการพิคดับลิแวนซ์แบบ IPD เทคนิคการพิคดับลิแวนซ์แบบ APD และเทคนิคการพิคดับลิแวนซ์แบบ POD ซึ่งแต่ละเทคนิคจะประกอบด้วยลักษณะสัญญาณขับเคลื่อนแรงดันและสเปกตรัมของฮาร์โมนิกตามลำดับ ซึ่งได้จากการนำผลของสัญญาณไปคำนวณด้วยโปรแกรมคอมพิวเตอร์ของอินเวอร์เตอร์ทำงานที่ค่า $m_a = 0.8$, $m_f = 60$



ก) ผลการจำลองแรงดันด้านออกระหว่างสาย เทคนิค IPD



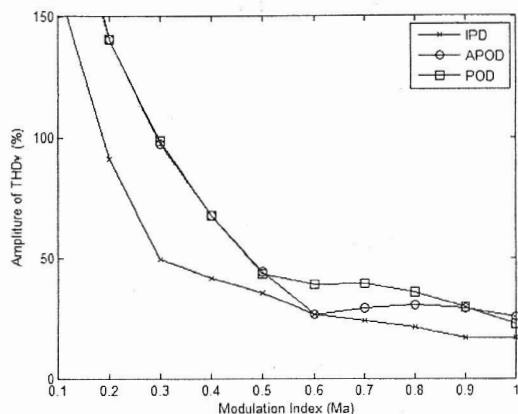
ข) ผลการจำลองแรงดันด้านออกระหว่างสาย เทคนิค APD



ค) ผลการจำลองแรงดันด้านออกระหว่างสาย เทคนิค POD

รูปที่ 4 ผลการจำลองแรงดันด้านออกระหว่างสาย
($m_f = 60$, $m_a = 0.8$, $f_m = 50\text{Hz}$, $f_{cr} = 3\text{kHz}$, $f_{sw,dev} = 750\text{Hz}$)

เมื่อนำผลการจำลองของแรงดันทางด้านขาออกที่ได้จากเทคนิคการฟีดแบ็คลิฟต์ทั้ง 3 แบบ มาทำการคำนวณโดยพิจารณาารมอ นิกส์ถึงอันดับที่ 100th และนำมาพล็อตกราฟดังแสดงในรูปที่ 5 จะเห็นได้ ว่าเทคนิคการฟีดแบ็คลิฟต์แบบ IPD ให้ผลทางด้าน THDv ต่ำที่สุดเมื่อ เปรียบเทียบกับเทคนิคอื่น ดังแสดงในรูปที่ 5 ผลทางด้าน THDi ต่ำมากที่สุดที่ $Ma=0.8$ ผล THDi ประมาณ 1.2 % ในทุกเทคนิคการฟีดแบ็คลิฟต์



รูปที่ 5 สรุปผล THDv ที่มีคอดูเลชันอินเด็กซ์ค่าต่างๆ

4.1 ผลการจำลองสมรรถนะการรักษาสมมูลระดับพลังงานที่ ตัวเก็บประจุ

ในอินเวอร์เตอร์หลายระดับชนิดไดโอดแคปเปลป์จะต้อง พิจารณาถึงเรื่องระดับแรงดันที่ตัวเก็บประจุของแต่ละระดับแรงดันด้วย เนื่องจากแรงดันทางด้านขาออกที่ได้ในแต่ละระดับชั้นนั้นจะมาจากผล ระดับแรงดันที่ตัวเก็บประจุโดยตรง จากผลการจำลองพบว่าใน อินเวอร์เตอร์ 5 ระดับจะพบปัญหาด้านระดับแรงดันที่ตัวเก็บประจุทุกตัว เนื่องรูปแบบการสวิทช์กำลังเป็นแบบตายตัวดังแสดงในตารางที่ 1

ตารางที่ 1 ระดับแรงดันและสถานะการสวิทช์ของอินเวอร์เตอร์ 5 ระดับ ชนิดไดโอดแคปเปลป์

ระดับแรงดัน	สถานะการสวิทช์กำลัง							
	S_1	S_2	S_3	S_4	S_1'	S_2'	S_3'	S_4'
$4E (V_{DC})$	1	1	1	1	0	0	0	0
$3E$	0	1	1	1	1	0	0	0
$2E$	0	0	1	1	1	1	0	0
$1E$	0	0	0	1	1	1	1	0
0	0	0	0	0	1	1	1	1

หมายเหตุ : 1 คือ สวิทช์ทำงาน และ 0 คือ สวิทช์ไม่ทำงาน

5. สรุป

เทคนิคฟีดแบ็คลิฟต์เทคนิค IPD เหมาะแก่การนำไปใช้งานมากที่สุด แต่ต้องแก้ไขเรื่อง การรักษาสมมูลระดับพลังงานที่ตัวเก็บประจุของแต่ละระดับแรงดันด้วยเป็นสำคัญ เนื่องจากอินเวอร์เตอร์ชนิดไดโอดแคปเปลป์มีข้อดีคือรูปแบบการสวิทช์ไม่ซับซ้อน และจุดต่อร่วมดีซีบัสง่ายต่อการประยุกต์ใช้งาน แต่ข้อเสียที่ตามมาด้วยคือ เนื่องด้วยรูปแบบการสวิทช์ที่ตายตัวทำให้หาเทคนิคการแก้ปัญหาเพื่อรักษาสมมูลระดับพลังงานได้ยาก ซึ่งในการศึกษานี้ได้ใช้แหล่งจ่ายอิสระสำหรับ กระตุ้นตัวเก็บประจุแต่ละระดับแรงดันเพิ่มอีกเพื่อรักษาสมมูลพลังงานที่ตัวเก็บประจุ

เอกสารอ้างอิง

- [1] Bin Wu, High-Power Converters and ac Drives, The Institute of Electrical and Electronics Engineering, Inc., 2006, pp.127-136.
- [2] F. Zheng Peng, J. Rodriguez, and J. Sheng Lai, Multilevel Inverter: A Survey of Topologies, Control and Application, IEEE Trans. Ind. Applicat, Vol. 49, No.4, August 2002.
- [3] L. Tolbert, F.-Z. Peng, and T. Habetler, Multilevel Converter for large electric drives, IEEE Trans. Ind. Applicat., vol. 35, pp.36-44, Jan./Feb. 1999.
- [4] S. Ketsakoon, S. Polmai, Comparison Between Phase- and Level-shifted PWM schemes for Flying Capacitor Multilevel Inverter, The 2007 ECTI International Conference (ECTI-CON2007), Mae Fah Luang University, Chiang Rai, Thailand, May 9-12, 2007.
- [5] Pratompong Wijit, Sompob Polmai, Reactive Power and Harmonics Compensation Using A Flying Capacitor Multilevel Inverter, The 2014 17th International Conference on Electrical Machines and System (ICEMS), Hangzhou, China, Oct. 22-25, 2014.



ประวัติผู้เขียนบทความ

สตีชัยพร เกตุสกุล วศ.ม. วิศวกรรมไฟฟ้า สจล. งาน ศึกษาและหัวข้อที่สนใจ อิเล็กทรอนิกส์กำลัง เทคโนโลยีและพลังงานทดแทน



ไชยวัฒน์ ทองช้อย วศ.ม. วิศวกรรมไฟฟ้า สจล. งานศึกษาและหัวข้อที่สนใจ Power electronic applications & Rectifiers and converters



Papol.s M.Eng. from King Mongkut's Institute of Technology Ladkrabang. His research interests include power electronics, electrical machines and renewable energy.

ยกระดับคุณภาพการศึกษาและการเรียนรู้ตลอดชีวิต

ผู้สำเร็จการศึกษาด้านวิทยาศาสตร์และเทคโนโลยี

หลัก

งานพัฒนานักศึกษา

รหัสกิจกรรม

ชื่อกิจกรรมย่อย

จำนวนเงิน รหัสกิจกรรมหลัก 201311600L3999

104107020221

จัดกิจกรรมการบริการด้านการให้คำปรึกษา

15,000 รหัสงบประมาณ 2013126001000000

แผนงาน

ยกระดับคุณภาพการศึกษาและการเรียนรู้ตลอดชีวิต

ผลผลิต

ผู้สำเร็จการศึกษาด้านวิทยาศาสตร์และเทคโนโลยี

กิจกรรมหลัก

โครงการพัฒนาศูนย์การเรียนรู้เพื่อเพิ่มศักยภาพและสมรรถนะการปฏิบัติงาน

รหัสกิจกรรม

ชื่อกิจกรรมย่อย

จำนวนเงิน รหัสกิจกรรมหลัก 201311600L3999

104109010421

โครงการพัฒนาศูนย์การเรียนรู้สาขาวิชาการ

48,140 รหัสงบประมาณ 2013126001000000

แผนงาน

ยกระดับคุณภาพการศึกษาและการเรียนรู้ตลอดชีวิต

ผลผลิต

ผู้สำเร็จการศึกษาด้านวิทยาศาสตร์และเทคโนโลยี

กิจกรรมหลัก

โครงการพัฒนาการเรียนการสอนวิทยาศาสตร์และวิทยาศาสตร์ประยุกต์

รหัสกิจกรรม

ชื่อกิจกรรมย่อย

จำนวนเงิน รหัสกิจกรรมหลัก 201311600L3999

104110030252

จัดประชุมวิชาการระดับชาติด้านเทคโนโลยีอุตสาหกรรม

150,000 รหัสงบประมาณ 2013126001700001

104111030352

สนับสนุนการนำเสนอผลงานวิจัย บทความวิจัย บทความวิชาการที่

150,000

ได้รับการตีพิมพ์และเผยแพร่ระดับชาติหรือนานาชาติ

แผนงาน

ยกระดับคุณภาพการศึกษาและการเรียนรู้ตลอดชีวิต

ผลผลิต

ผู้สำเร็จการศึกษาด้านสังคมศาสตร์

กิจกรรมหลัก

งานพัฒนาวิทยบริการและเทคโนโลยีสารสนเทศ

รหัสกิจกรรม

ชื่อกิจกรรมย่อย

จำนวนเงิน รหัสกิจกรรมหลัก 201311600L4003

104205030552

จัดดำเนินงานห้องสมุดคณะเทคโนโลยีอุตสาหกรรม

119,700 รหัสงบประมาณ 2013126006700001

แผนงาน

ยกระดับคุณภาพการศึกษาและการเรียนรู้ตลอดชีวิต

ผลผลิต

ผลงานการบริการวิชาการ

กิจกรรมหลัก

งานให้บริการทางวิชาการของหน่วยงานในมหาวิทยาลัย

รหัสกิจกรรม

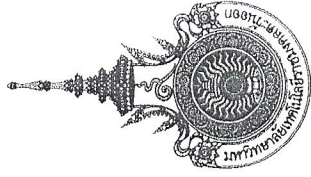
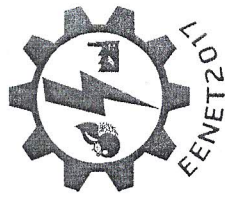
ชื่อกิจกรรมย่อย

จำนวนเงิน รหัสกิจกรรมหลัก 201311600L4000

104301022052

อบรมและการแข่งขันหุ่นยนต์อัจฉริยะ

198,000 รหัสงบประมาณ 2013126002700002



การประชุมวิชาการเครือข่ายวิศวกรรมไฟฟ้า มหาวิทยาลัยเทคโนโลยีราชมงคล ครั้งที่ 9

The 9th Conference of Electrical Engineering Network of Rajamangala University of Technology (EENET2017)

ขอมอบเกียรติบัตรฉบับนี้ให้แก่ผู้แสดงว่า

สตีเฟนพร เกตุสกุล ไชวัฒน์ ทองช้อย และ ปพน สะอาดบาง

ได้เข้าร่วมนำเสนอบทความเรื่อง

การเปรียบเทียบสมรรถนะเทคนิคพีดีบีเอ็มแบบเปลี่ยนระดับหลายแบริเบรตและประเภท

สำหรับอินเวอร์เตอร์ 5 ระดับชนิดไดโอดแคดมัม

ระหว่างวันที่ 2-4 เดือน พฤษภาคม พ.ศ. 2560 ณ โรงแรม เคพี แกรนด์ จันทบุรี

D.

(รองศาสตราจารย์ ดร.ภาณุท เกิดสิน)

ประธานคณะกรรมการเครือข่ายวิศวกรรมไฟฟ้า

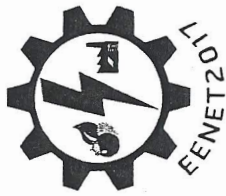
มหาวิทยาลัยเทคโนโลยีราชมงคล

สมร.

(ผู้ช่วยศาสตราจารย์ ดร. คงศักดิ์)

คณบดีคณะเทคโนโลยีอุตสาหกรรมและการเกษตร

ประธานกรรมการดำเนินการประชุมวิชาการ EENET2017



การประชุมวิชาการเครือข่ายวิศวกรรมไฟฟ้า มหาวิทยาลัยเทคโนโลยีราชมงคล ครั้งที่ 9

The 9th Conference of Electrical Engineering Network of Rajamangala University of Technology (FENET2017)

ขอมอบเกียรติบัตรนี้ให้แก่เพื่อแสดงว่า

สตีตพร เกตุสกุล ไข่ม้วน ทองซ้อย และ ปณ สอาดบวง

ได้เข้าร่วมนำเสนอบทความเรื่อง

การเปรียบเทียบสมรรถนะเทคนิคพัฒนาแบบเปลี่ยนระดับหลายแคเรียบแต่ละประเภท
สำหรับอินเวอร์เตอร์ 5 ระดับชนิดไดโอดแคสแคด

ระหว่างวันที่ 2-4 เดือน พฤษภาคม พ.ศ. 2560 ณ โรงแรม เคพี แกรนด์ จังหวัด จันทบุรี

ดร.กานต์ เกิดชื่น

(รองศาสตราจารย์ ดร.กานต์ เกิดชื่น)
ประธานคณะกรรมการเครือข่ายวิศวกรรมไฟฟ้า
มหาวิทยาลัยเทคโนโลยีราชมงคล

ผอ.ดร. -

(ผู้ช่วยศาสตราจารย์ ดร.ผอ.ดร. -)
คณบดีคณะเทคโนโลยีอุตสาหกรรมภาคใต้
ประธานกรรมการดำเนินการประชุมวิชาการ FENET2017

ภาพกิจกรรมการเข้าร่วมสัมมนาวิชาการ EENET2017 เมื่อวันที่ 1-4 พฤษภาคม 2560

